

Circuit diagram of Series 1 Adapter for ZTEX Series 2 FPGA Boards

Contents:

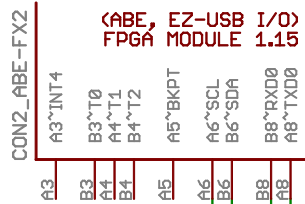
Sheet 1	I/O connections
Sheet 2	Power supply connections

FPGA MODULE 1.15, 1.20 (ABE, FPGA I/O)

CON2_ABE-FPGA

A9~A20~IO_L16N_1	A9	A3	IO_A3
B9~A19~IO_L16P_1	B9	B3	IO_B3
A12~A18~IO_L66N_SCP0_0	A12	A4	IO_A4
B12~B18~IO_L66P_SCP1_0	B12	B4	IO_B4
A13~D17~IO_L65P_SCP3_0	A13	A5	IO_A5
E13~C16~IO_L65N_SCP2_0	E13	E5	IO_E5
A14~A17~IO_L64N_SCP4_0	A14	A6	IO_A6
B14~C17~IO_L64P_SCP5_0	B14	B6	IO_B6
E14~B16~IO_L63P_SCP7_0	E14	E6	IO_E6
A15~C14~IO_L46N_0	A15	A7	IO_A7
B15~D15~IO_L46P_0	B15	B7	IO_B7
E15~A16~IO_L63N_SCP6_0	E15	E7	IO_E7
E16~B12~IO_L36P_GCLK15_0	E16	E8	IO_E8
A17~A11~IO_L35N_GCLK16_0	A17	A8	IO_A8
B17~C11~IO_L35P_GCLK17_0	B17	B8	IO_B8
E17~A12~IO_L36N_GCLK14_0	E17	E8	IO_E8
A18~C13~IO_L48P_0	A18	A9	IO_A9
B18~A13~IO_L48N_0	B18	B9	IO_B9
E18~B14~IO_L50P_0	E18	E9	IO_E9
A19~C12~IO_L37N_GCLK12_0	A19	A10	IO_A10
B19~D11~IO_L37P_GCLK13_0	B19	B10	IO_B10
E19~A14~IO_L50N_0	E19	E10	IO_E10
A20~C15~IO_L62P_0	A20	A11	IO_A11
B20~F10~IO_L38P_0	B20	B11	IO_B11
E20~D12~IO_L47N_0_NC45	E20	E11	IO_E11
E21~D13~IO_L47P_0_NC45	E21	E12	IO_E12
E22~A10~IO_L34N_GCLK18_0	E22	E13	IO_E13
E23~B10~IO_L34P_GCLK19_0	E23	E14	IO_E14
A24~C10~IO_L33N_0	A24	A12	IO_A12
B24~D10~IO_L33P_0	B24	B12	IO_B12
E24~C9~IO_L8P_0	E24	E12	IO_E12
A25~D8~IO_L32N_0	A25	A13	IO_A13
B25~D9~IO_L32P_0	B25	B13	IO_B13
E25~C7~IO_L5P_0	E25	E13	IO_E13
A26~A8~IO_L6N_0	A26	A14	IO_A14
B26~B8~IO_L6P_0	B26	B14	IO_B14
E26~A7~IO_L5N_0	E26	E14	IO_E14
A27~C8~IO_L7N_0	A27	A15	IO_A15
B27~D7~IO_L7P_0	B27	B15	IO_B15
E27~B6~IO_L4P_0	E27	E15	IO_E15
A28~C6~IO_L3N_0	A28	A16	IO_A16
B28~D6~IO_L3P_0	B28	B16	IO_B16
A29~A5~IO_L2N_0	A29	A17	IO_A17
B29~C5~IO_L2P_0	B29	B17	IO_B17
A30~B3~IO_L1P_HSWAPEN_0	A30	A18	IO_A18
B30~A6~IO_L4N_0	B30	B18	IO_B18

USB-FPGA 2 (I/O rows A,B)



CON1_IO_AB

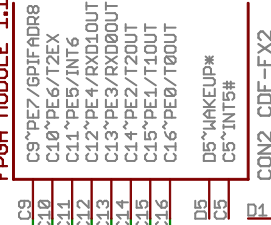
A3	IO_A3
B3	IO_B3
A4	IO_A4
B4	IO_B4
A5	IO_A5
B5	IO_B5
A6	IO_A6
B6	IO_B6
A7	IO_A7
B7	IO_B7
A8	IO_A8
B8	IO_B8
A9	IO_A9
B9	IO_B9
A10	IO_A10
B10	IO_B10
A11	IO_A11
B11	IO_B11
A12	IO_A12
B12	IO_B12
A13	IO_A13
B13	IO_B13
A14	IO_A14
B14	IO_B14
A15	IO_A15
B15	IO_B15
A16	IO_A16
B16	IO_B16
A17	IO_A17
B17	IO_B17
A18	IO_A18
B18	IO_B18
A19	IO_A19
B19	IO_B19
A20	IO_A20
B20	IO_B20
A21	IO_A21
B21	IO_B21
A22	IO_A22
B22	IO_B22
A23	IO_A23
B23	IO_B23
A24	IO_A24
B24	IO_B24
A25	IO_A25
B25	IO_B25
A26	IO_A26
B26	IO_B26
A27	IO_A27
B27	IO_B27
A28	IO_A28
B28	IO_B28
A29	IO_A29
B29	IO_B29
A30	IO_A30
B30	IO_B30

FPGA MODULE 1.15, 1.20 (CDF, FPGA I/O)

CON2_CDF-FPGA

C3~L20~IO_L43P_GCLK5_M1DQ4_1	C3	D8	IO_D8
D8~V20~IO_L71N_1	D8	D9	IO_D9
D9~Y22~IO_L59N_1	D9	D10	IO_D10
D10~AA22~IO_L63N_1	D10	D11	IO_D11
F10~AA21~IO_L63P_1	F10	D12	IO_D12
D11~Y21~IO_L59P_1	D11	D13	IO_D13
F11~AB21~IO_L61N_1	F11	D14	IO_D14
D12~W20~IO_L53P_1	D12	D15	IO_D15
F12~Y20~IO_L67N_1	F12	D16	IO_D16
D13~AA20~IO_L61P_1	D13	D17	IO_D17
F13~AB20~IO_L65N_1	F13	D18	IO_D18
D14~V19~IO_L71P_1	D14	D19	IO_D19
F14~AB19~IO_L65P_1	F14	D20	IO_D20
D15~Y19~IO_L67P_1	D15	D21	IO_D21
F15~AB18~IO_L2N_CMPMOSI_2	F15	D22	IO_D22
D16~V18~IO_L73N_1	D16	D23	IO_D23
F16~AA18~IO_L2P_CMPCLK_2	F16	D24	IO_D24
D17~Y15~IO_L5P_2	D17	D25	IO_D25
F17~AA16~IO_L4P_2	F17	D26	IO_D26
F18~AB15~IO_L5N_2	F18	D27	IO_D27
D19~V15~IO_L13N_D10_2	D19	D28	IO_D28
F19~W14~IO_L16P_2	F19	D29	IO_D29
C20~Y11~IO_L31P_GCLK31_D14_2	C20	D30	IO_D30
D20~W15~IO_L14P_D11_2	D20	F20	IO_F20
F20~Y16~IO_L14N_D12_2	F20	F21	IO_F21
C21~AA12~IO_L30P_GCLK1_D13_2	C21	F22	IO_F22
D21~AA14~IO_L15P_2	D21	F23	IO_F23
F21~AB14~IO_L15N_2	F21	F24	IO_F24
C22~Y10~IO_L29N_GCLK2_2	C22	F25	IO_F25
D22~AB12~IO_L30N_GCLK0_USERCLK_2	D22	F26	IO_F26
F22~AB11~IO_L31N_GCLK30_D15_2	F22	F27	IO_F27
C23~AB10~IO_L32N_GCLK28_2	C23	F28	IO_F28
D23~AA10~IO_L32P_GCLK29_2	D23	F29	IO_F29
F23~W11~IO_L29P_GCLK3_2	F23	F30	IO_F30
C24~Y13~IO_L41P_2	C24	F31	IO_F31
D24~T14~IO_L20P_2	D24		
F24~U14~IO_L20N_2	F24		
C25~W9~IO_L47P_2	C25		
D25~W12~IO_L42P_2	D25		
F25~Y12~IO_L42N_2	F25		
F27~Y8~IO_L47N_2	F27		
F28~AB7~IO_L63N_2	F28		
F29~Y7~IO_L63P_2	F29		
F30~AB6~IO_L64N_D9_2	F30		
F31~AA6~IO_L64P_D8_2	F31		

(CDF, EZ-USB I/O) FPGA MODULE 1.15



C9	IO_C9
C10	IO_C10
C11	IO_C11
C12	IO_C12
C13	IO_C13
C14	IO_C14
C15	IO_C15
C16	IO_C16
D5	IO_D5
C5	IO_C5
D1	IO_D1
D3	IO_D3
D4	IO_D4
D5	IO_D5
D6	IO_D6
D7	IO_D7
D8	IO_D8
D9	IO_D9
D10	IO_D10
D11	IO_D11
D12	IO_D12
D13	IO_D13
D14	IO_D14
D15	IO_D15
D16	IO_D16
D17	IO_D17
D18	IO_D18
D19	IO_D19
D20	IO_D20
D21	IO_D21
D22	IO_D22
D23	IO_D23
D24	IO_D24
D25	IO_D25
D26	IO_D26
D27	IO_D27
D28	IO_D28
D29	IO_D29
D30	IO_D30

USB-FPGA 2 (I/O rows C,D)

